

FPGA Rendszertervezői minikonferencia

Budapesti Műszaki Egyetem
Villamosmérnöki és Informatikai Kar
Méréstechnika és Információs Rendszerek tanszék

2011. november 25. péntek

1117. Budapest, Magyar tudósok krt. 2. Informatika épület IB017.

PROGRAM

8.00 – 8.30	Regisztráció	
8.30 – 8.45	Megnyitó	Fehér Béla, BME MIT
8.45 – 9.00	Next generations FPGAs and solutions from Xilinx	Uros Mali, Silica Kft.
9.00 – 9.15	Bevezetés az ASIC verifikációs módszerekbe	Sinkó Szabolcs, evosoft Kft.
9.15 – 9.30	Terv migráció ASIC-ből FPGA-ba	Lajkó László, Ericsson Kft.
9.30 – 9.45	HIL technológia a rendszerfejlesztésben	Nagy Gábor, NI Hungary Kft.
9.45 – 10.00	Adatgyűjtés és képfeldolgozás CT berendezésekben	Papp Zoltán, Mediso Kft.
10.00 – 10.15	Intelligens kamera fejlesztése fúziós kutatáshoz	Molnár Károly, ProDSP
10.15 – 10.30	Mobil radar jelfeldolgozó kártya fejlesztése	Mészöly György, ProPatria Kft
10.30 – 10.45	KÁVÉSZÜNET	
	Kutatóegyetem projekt FE és IKT KKT-k (TÁMOP-4.2.1/B-09/1/KMR-2010-0002)	Energiahatékony nagyteljesítményű számítások
10.45 – 11.00	Medián szűrők GPU és FPGA megvalósítása	Szántó Péter, BME MIT
11.00 – 11.15	Térszámítások GPU platformon	Kiss Imre, BME HVT
11.15 – 11.30	Nagyteljesítményű HW gyorsító kártya	Czeller Miklós, BME MIT
11.30 – 11.45	FPGA-k dinamikus rekonfigurálása	Raikovich Tamás, BME MIT
11.45 – 12.00	Energiahatékony szenzorkártyák	Fehér Béla, BME MIT
12.00 – 13.00	„BREAKOUT” hallgatói FPGA tervező verseny bemutatók és zsűri	